



SPiDCOM TECHNOLOGIES RECRUTE INGENIEUR TRAITEMENT DU SIGNAL

SPiDCOM Technologies, société du groupe ELSYS Design, a développé une solution de communication sur courant porteur. Cette solution, testée, validée sur un prototype est maintenant en phase de commercialisation dans le monde entier (Chine, Amérique du Nord, Europe, ...). Les équipes de Recherche et Développement, composées d'une cinquantaine d'ingénieurs particulièrement motivés, préparent les versions futures dans un contexte économique passionnant. Les solutions devront être de plus en plus performantes, flexibles et de moins en moins chères.

Vous serez sous la responsabilité du directeur technique, intégré dans les équipes projets et participerez à :

- Recherche, développement et réalisation de nouveaux algorithmes de traitement du signal
- Implémentation FPGA
- Les tests unitaires et la validation fonctionnelle ;
- La rédaction de la documentation technique.

Ce poste requiert des compétences (expérience professionnelle, stage ou projet) dans les domaines suivants :

- Traitement du signal (outils matlab/simulink) ;
- Maîtrise du langage C ;
- Systèmes embarqués temps réel.

PROFIL RECHERCHÉ

Diplômé d'une grande école d'ingénieurs ou équivalent universitaire, vous justifiez d'une première expérience dans la réalisation de projets industriels.

Vous appréciez le travail en équipe internationale (Chine, Serbie, Etats-Unis) sur des systèmes complexes, tout en faisant preuve d'autonomie, de dynamisme, de rigueur et de clarté d'expression.

Une bonne maîtrise de l'anglais est indispensable.

La connaissance des systèmes télécoms serait un plus.

Ce poste est basé dans notre centre de R&D, à Bourg La Reine (92)

POUR POSTULER

Adresser votre candidature à:
SPiDCOM Technologies
137, avenue du Général Leclerc
92340 Bourg la Reine – France
Email: drh@spidcom.com

Référence à rappeler: DSP