



SPiDCOM TECHNOLOGIES RECRUTE DESIGNER ASIC NUMERIQUE

SPiDCOM Technologies, société du groupe ELSYS Design, a développé une solution de communication sur courant porteur. Cette solution, testée, validée sur un prototype est maintenant en phase de commercialisation dans le monde entier (Chine, Amérique du Nord, Europe, ...). Les équipes de Recherche et Développement, composées d'une cinquantaine d'ingénieurs particulièrement motivés, préparent les versions futures dans un contexte économique passionnant. Les solutions devront être de plus en plus performantes, flexibles et de moins en moins chères.

Vous serez sous la responsabilité du directeur technique, intégré dans les équipes projets et selon vos compétences vous participerez à :

- La conception ou l'intégration de blocs de fonctions pour des SoC
- Développement RTL,
- Synthèse et analyse de timing
- Validation au niveau RTL et au niveau portes

Ce poste requiert des compétences (expérience professionnelle, stage ou projet) dans les domaines suivants :

- Conception ASIC
- Langage VHDL
- Systèmes embarqués temps réel.

PROFIL RECHERCHÉ

Ingénieur en microélectronique, vous justifiez d'une expérience de 3 à 5 ans en conception de circuits intégrés numériques.

Vous maîtrisez les étapes de modélisation RTL (VHDL ou Verilog), de simulation, de synthèse logique et/ou d'analyse statique de timings.

Vous connaissez les outils de conception CADENCE (PKS, NCSIM), MENTOR GRAPHICS (Modelsim) et/ou SYNOPSIS (Design Compiler/ PrimeTime).

Vous appréciez le travail en équipe internationale (Chine, Serbie, Etats-Unis) et cherchez à être responsabilisé sur les tâches qui vous sont confiées.

Une bonne maîtrise de l'anglais est indispensable

Ce poste est basé dans notre centre de R&D, à Bourg La Reine (92)

POUR POSTULER

Adresser votre candidature à:
SPiDCOM Technologies
137, avenue du Général Leclerc
92340 Bourg la Reine – France
Email: drh@spidcom.com

Référence à rappeler: ASIC